



слот PCIe			X1		
Цель	Конт.	Конт.	Цель	Конт.	Конт.
PRSNT1_N	A1	A1	PRSNT1_N		
+12V	A2	A2	+12V_1A		
+12V	A3	A3	+12V_2A		
GND	A4	A4	GND_1A		
J_TCK	A5	A5	Не используется		
J_TDI	A6	A6	Не используется		
J_TDO	A7	A7	Не используется		
J_TMS	A8	A8	Не используется		
+3.3V	A9	A9	+3.3V_1A		
+3.3V	A10	A10	+3.3V_2A		
PERST_N	A11	A11	PERST_N		
GND	A12	A12	GND_2A		
PEFCLKP	A13	A13	PEFCLK_P		
PEFCLKN	A14	A14	PEFCLK_N		
GND	A15	A15	GND_3A		
PERPO	A16	A16	PERPO		
PERNO	A17	A17	PERNO		
GND	A18	A18	GND_4A		
+12V	B1	B1	+12V_1B		
+12V	B2	B2	+12V_2B		
+12V	B3	B3	+12V_3B		
GND	B4	B4	GND_1B		
SMCLK	B5	B5	SMCLK		
SMDAT	B6	B6	SMDAT		
GND	B7	B7	GND_2B		
+3.3V	B8	B8	+3.3V_1B		
J_TRST	B9	B9	Не используется		
+3.3V_AUX	B10	B10	Не используется		
WAKE_N	B11	B11	WAKE_N		
RSVD	B12	B12	Не используется		
GND	B13	B13	GND_3B		
PERPO	B14	B14	PERPO		
PERNO	B15	B15	PERNO		
GND	B16	B16	GND_4B		
PRSNT2_N	B17	B17	PRSNT2_N		
GND	B18	B18	GND_5B		

J1		DB-9-M	
Цель	Конт.	Конт.	Цель
1_N	1	1	1_N
1_P	2	2	1_P
SOA1	3	3	SOA1
SOB1	4	4	SOB1
GND	5	5	GND
S1B1	6	6	S1B1
S1A1	7	7	S1A1
S1B2	8	8	S1B2
S1A2	9	9	S1A2

J2		DB-9-M	
Цель	Конт.	Конт.	Цель
2_N	1	1	2_N
2_P	2	2	2_P
SOA2	3	3	SOA2
SOB2	4	4	SOB2
GND	5	5	GND
S1B3	6	6	S1B3
S1A3	7	7	S1A3
S1B4	8	8	S1B4
S1A4	9	9	S1A4

Идентификатор документа на электронном носителе МККЮ.467100.024.35.pdf

Изм. № подл. Подп. и дата. Взам. инв. №. Инв. № дубл. Подп. и дата. Справ. №. Перв. примен.

				<b>МККЮ.467100.024.35</b>			
Изм. Лист	№ докум.	Подп.	Дата	<b>Модуль «PCIe-708UD2»</b>	Лит.	Масса	Масштаб
Разраб.	Колокольцова В.С.		25.09.2020				
Проб.	Измам И.В.		25.09.2020	Схема электрическая подключения	Лист	Листов	1
Т.контр.	Щумилов Е.В.		25.09.2020				
Н.контр.	Щумилов Е.В.		25.09.2020	<b>ООО «НОВОМАР»</b>			
Утв.	Демуря С.Д.		25.09.2020				